

## ADMUX - ADC-Multiplexer-Auswahl-Register

(ADC MULTipleXer Selection Register)

Bit-Nummer:		7	6	5	4	3	2	1	0
Adresse:	0x7C	REFS1	REFS0	ADLAR	-	MUX3	MUX2	MUX1	MUX0
Lesen/Schreiben:		R/W	R/W	R/W	R	R/W	R/W	R/W	R/W
Grundwert:		0	0	0	0	0	0	0	0

**REFS1 . . . REFS0** Bits für die Referenz-Wahl (REFerence Selection Bits)

**ADLAR** Bit für die Ausrichtung des Ergebnisses (ADC Left Adjust Result)

**MUX3 . . . MUX0** Bits für die Auswahl der Analog-Eingangspins (Analog Channel Selection Bits)

## ADCSRA - ADC-Steuer- und Status-Register A

(ADC Control and Status Register A)

Bit-Nummer:		7	6	5	4	3	2	1	0
Adresse:	0x7A	ADEN	ADSC	ADATE	ADIF	ADIE	ADPS2	ADPS1	ADPS0
Lesen/Schreiben:		R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Grundwert:		0	0	0	0	0	0	0	0

**ADEN** Bit zur Aktivierung der AD-Umsetzung (ADC ENable)

**ADSC** Bit für den Start der AD-Umsetzung (ADC Start Conversion)

**ADATE** Bit zur Aktivierung der automatischen Triggerung (ADC Auto Trigger Enable)

**ADIF** Bit zur Meldung "AD-Umsetzungsschritt erledigt" (ADC Interrupt Flag)

**ADIE** Bit zur Aktivierung des Interrupts (ADC Interrupt Enable)

**ADPS2 . . . ADPS0** Bits für die Auswahl des Systemtakt-Divisionsfaktors (ADC Prescaler Select Bits)

## ADCSRB - ADC-Steuer- und Status-Register B

(ADC Control and Status Register B)

Bit-Nummer:		7	6	5	4	3	2	1	0
Adresse:	0x7B	-	ACME	-	-	-	ADTS2	ADTS1	ADTS0
Lesen/Schreiben:		R	R/W	R	R	R	R/W	R/W	R/W
Grundwert:		0	0	0	0	0	0	0	0

**ACME** Bit zur Aktivierung des Analog-Vergleichers (Analog Comparator Multiplexer Enable)

**ADTS2 . . . ADTS0** Bits für die Auswahl des Trigger-Verursachers (ADC Auto Trigger Source)

## DIDR0 - Pin-Deaktivierungs-Register 0

(Digital Input Disable Register 0)

Bit-Nummer:		7	6	5	4	3	2	1	0
Adresse:	0x7E	-	-	ADC5D	ADC4D	ADC3D	ADC2D	ADC1D	ADC0D
Lesen/Schreiben:		R	R	R/W	R/W	R/W	R/W	R/W	R/W
Grundwert:		0	0	0	0	0	0	0	0

**ADC5D . . . ADC0D** Bits für die Sperrung nicht benötigter Eingabe-Pins (ADC Disable)